



## Grado en Ingeniería Informática itinerario Ingeniería de Computadores

### DATOS DE LA ASIGNATURA

**Nombre:**

Sistemas Computadores de Altas Prestaciones

**Denominación en inglés:**

High Performance Computer Systems

**Código:**

606010226

**Carácter:**

Obligatorio

**Horas:**

	Totales	Presenciales	No presenciales
Trabajo estimado:	150	60	90

**Créditos:**

Grupos grandes	Grupos reducidos			
	Aula estándar	Laboratorio	Prácticas de campo	Aula de informática
4.14	0	1.86	0	0

**Departamentos:**

Ingeniería Electrónica, Sistemas Informáticos y Automática

**Áreas de Conocimiento:**

Ingeniería de Sistemas y Automática

**Curso:**

3º - Tercero

**Cuatrimestre:**

Segundo cuatrimestre

### DATOS DE LOS PROFESORES

**Nombre:**

\*Sánchez Rodríguez, M<sup>a</sup>  
Trinidad

**E-Mail:**

trinidad.sanchez@diesia.uh  
u.es

**Teléfono:**

959217662

**Despacho:**

TUPB-11

\*Profesor coordinador de la asignatura

## DATOS ESPECÍFICOS DE LA ASIGNATURA

### 1. Descripción de contenidos

#### 1.1. Breve descripción (en castellano):

Arquitecturas de Alto Rendimiento.  
Arquitecturas Paralelas. Multicomputadores y multiprocesadores. Programación Paralela.  
Sistemas de comunicación de Alta Eficiencia.  
Sistemas de Alta Disponibilidad. Fiabilidad en los Sistemas Computadores.  
Sistemas de Almacenamiento de Altas prestaciones.

#### 1.2. Breve descripción (en inglés):

High Performance Architectures.  
Parallel Architectures. Multicomputer and Multiprocessor. Parallel Programming.  
High Efficiency Communication Systems.  
High Availability Systems. Reliability in Computer Systems.  
High Performance Storage Systems.

### 2. Situación de la asignatura

#### 2.1. Contexto dentro de la titulación:

La asignatura Sistemas Computadores de Altas Prestaciones se encuentra ubicada dentro del marco del tercer curso del Grado de Ingeniería Informática en la especialidad de Ingeniería de Computadores. Esta asignatura aporta al alumno una visión avanzada de la arquitectura de computadores, prestando especial atención a las técnicas más utilizadas en la actualidad para el aumento de prestaciones, tales como la velocidad de procesamiento, la fiabilidad, la escalabilidad y la disponibilidad.

#### 2.2. Recomendaciones:

Para una mejor comprensión y aprovechamiento de la asignatura, se recomienda que el alumno tenga conocimientos previos sobre:

- Arquitectura de computadores
- Electrónica Digital

### 3. Objetivos (Expresados como resultados del aprendizaje):

Adquirir conocimientos básicos sobre distintas arquitecturas que favorecen el paralelismo, la escalabilidad y la disponibilidad. Así mismo se dotará al alumno de conocimientos sobre los elementos de comunicación y sistemas de almacenamiento que favorecen las altas prestaciones.

### 4. Competencias a adquirir por los estudiantes

#### 4.1. Competencias específicas:

- **CE3-IC:** Capacidad de analizar y evaluar arquitecturas de computadores, incluyendo plataformas paralelas y distribuidas, así como desarrollar y optimizar software de para las mismas.

#### 4.2. Competencias básicas, generales o transversales:

- **CB4:** Que los estudiantes puedan transmitir información, ideas, problemas y soluciones a un público tanto especializado como no especializado
- **CG0:** Capacidad de análisis y síntesis: Encontrar, analizar, criticar (razonamiento crítico), relacionar, estructurar y sintetizar información proveniente de diversas fuentes, así como integrar ideas y conocimientos.
- **G01:** Capacidad de organización y planificación así como capacidad de gestión de la Información.
- **G02:** Capacidad de comunicación oral y escrita en el ámbito académico y profesional con especial énfasis, en la redacción de documentación técnica
- **G03:** Capacidad para la resolución de problemas
- **G04:** Capacidad para tomar decisiones basadas en criterios objetivos (datos experimentales, científicos o de simulación disponibles) así como capacidad de argumentar y justificar lógicamente dichas decisiones, sabiendo aceptar otros puntos de vista
- **G06:** Capacidad para el aprendizaje autónomo así como iniciativa y espíritu emprendedor
- **G07:** Motivación por la calidad y la mejora continua, actuando con rigor, responsabilidad y ética profesional.
- **G08:** Capacidad para adaptarse a las tecnologías y a los futuros entornos actualizando las competencias profesionales.
- **G09:** Capacidad para innovar y generar nuevas ideas.
- **T02:** Conocimiento y perfeccionamiento en el ámbito de las TIC's

## 5. Actividades Formativas y Metodologías Docentes

### 5.1. Actividades formativas:

- Sesiones de Teoría sobre los contenidos del Programa.
- Sesiones de Resolución de Problemas.
- Sesiones Prácticas en Laboratorios Especializados o en Aulas de Informática.

### 5.2. Metodologías docentes:

- Clase Magistral Participativa.
- Desarrollo de Prácticas en Laboratorios Especializados o Aulas de Informática en grupos reducidos.
- Resolución de Problemas y Ejercicios Prácticos.
- Evaluaciones y Exámenes.

### 5.3. Desarrollo y justificación:

#### **Sesiones académicas de teoría.**

Las sesiones teóricas consisten en clases magistrales en grupos grandes, donde se impartirá la base teórica de la asignatura acompañándola de ejemplos ilustrativos. Se impartirán durante 15 semanas, en dos sesiones semanales, con una duración de una hora y treinta minutos cada una. La metodología empleada para impartir la teoría será mediante el uso de pizarra y presentaciones audiovisuales y transparencias para aquella parte de la materia que lo justifique. Durante el desarrollo de la teoría, en caso de necesidad, se resolverán problemas relacionados con los conceptos teóricos desarrollados.

#### **Sesiones académicas de problemas**

Los problemas se abordan en grupos pequeños, intercalándose con las sesiones de prácticas de laboratorio. Consisten en 4 sesiones de 1,5 horas cada una de ellas. Para el desarrollo de estas sesiones, previamente se facilita una relación de problemas, indicando la elección de los que se van a abordar en las mismas. Esto permite que el alumno asista a las sesiones con conocimiento y preparación para entender fácilmente la resolución de los mismos. La realización de esta actividad en grupos pequeños permite al profesor dar una atención al alumno prácticamente personalizada.

#### **Sesiones prácticas de laboratorio.**

Las prácticas de laboratorio se imparten en grupos pequeños, con nueve sesiones de 1.5 horas cada una de ellas (excepto la última que tendrá una duración aproximada de 0.6 horas). Los enunciados de las distintas prácticas se facilitan previamente a la realización de las mismas en el laboratorio. En todas ellas, se controlará la asistencia y realización a nivel individual, de tal forma que se realiza una evaluación continua de las mismas. Se deberá entregar una memoria de todas las prácticas de laboratorio a nivel individual, donde el alumno debe mostrar la capacidad de expresión escrita apta para el ámbito laboral al que se destinan los conocimientos de la asignatura.

## 6. Temario desarrollado:

### PROGRAMA DE TEORÍA:

#### **TEMA 1. INTRODUCCIÓN A LAS ARQUITECTURAS PARALELAS Y ALTAS PRESTACIONES.**

- 1.1 Introducción
- 1.2 Motivación
- 1.3 Clasificación de las estructuras paralelas
- 1.4 Niveles de paralelismo
- 1.5 Denominaciones de computadores paralelos
- 1.6 Prestaciones
  - 1.6.1 Velocidad. Ley de Amdahl. Ley de Gustafson
  - 1.6.2 Escalabilidad
  - 1.6.3 Disponibilidad
  - 1.6.4 Fiabilidad y tolerancia a fallos

#### **TEMA 2. INTRODUCCIÓN A LA PROGRAMACIÓN PARALELA.**

- 2.1 Punto de partida
- 2.2 Modos de programación
- 2.3 Herramientas
- 2.4 Comunicación
- 2.5 Estilos de programación
- 2.6 Procesos y hebras
- 2.7 Estructuras de programas paralelos
- 2.8 Proceso de paralelización

#### **TEMA 3. SISTEMAS MULTIPROCESADORES.**

- 3.1 Introducción.
- 3.2 Sistemas de coherencia de caché
  - 3.2.1 Protocolos de espionaje (Snoopy)
  - 3.2.2 Protocolos basados en directorios
- 3.3 Sistemas de consistencia de memoria
  - 3.3.1 Modelo secuencial
  - 3.3.2 Modelo relajado
- 3.4 Sincronización
  - 3.4.1 Cerrojos
  - 3.4.2 Barreras

#### **TEMA 4. SISTEMAS DE COMUNICACIÓN DE ALTAS PRESTACIONES.**

- 4.1 Clasificación de los sistemas de comunicación para computadores
- 4.2 Estructura general de un sistema de comunicación
- 4.3 Estructura y funcionamiento de la interfaz de red
- 4.4 Estructura y funcionamiento de la red de interconexión
- 4.5 Prestaciones de un sistema de comunicación

#### **TEMA 5. SISTEMAS MULTICOMPUTADORES. CLUSTER.**

- 5.1 Introducción
- 5.2 Características Generales
- 5.3 Tipos de cluster
  - 5.3.1 HP
  - 5.3.2 HA
  - 5.3.3 HC
- 5.4 Soluciones software para clusters
- 5.5 Redes para clusters

#### **TEMA 6. SISTEMAS DE ALMACENAMIENTO EN RED.**

- 6.1 Introducción
- 6.2 Sistemas de Discos Inteligentes
  - 6.2.1 RAID
  - 6.2.2 Controladores Inteligentes
- 6.3 Técnicas de E/S
  - 6.3.1 Fibre Channel
  - 6.3.2 Almacenamiento IP

#### **TEMA 7. COMPUTACIÓN GRID.**

- 7.1 Arquitectura y diseño.

### PROGRAMA DE LABORATORIO:

En las prácticas de laboratorio se propondrán cuestiones para desarrollar en la Sala de Ordenadores. Los grupos a formar para realizar las prácticas, siempre que sea posible, serán individuales. Estas sesiones prácticas tienen como objetivo ilustrar varios casos reales de aumento de prestaciones en los sistemas computadores, diseñándose diferentes sistemas estudiados y poniendo en práctica los conocimientos adquiridos en distintas asignaturas, estudiadas anteriormente, relacionadas con la materia. Los alumnos entregarán una memoria final con todas las actividades desarrolladas en prácticas.

## 7. Bibliografía

### 7.1. Bibliografía básica:

Arquitectura de Computadores  
Autores: Ortega J., Anguita M. y Prieto A.  
Editorial: Thomson  
Año 2005  
Scalable Parallel Computing: Technology, Architecture, Programming  
Autores: Hwang K. y Xu Z.  
Editorial: MsGraw-Hill  
Año 1998  
Storage Networks  
Autores: Ulf T., Rainer E., Wolfgang M.  
Editorial: Wiley  
Año 2004  
Parallel Computer Architecture: A hardware/Software Approach  
Autores: Culler D. E., Singh J.P. y Gupta A.  
Editorial: Morgan Kaufmann  
Año 1998

## 7.2. Bibliografía complementaria:

Arquitectura de Computadores. Fundamentos de los procesadores superescalares  
Autores: John Paul Shen y Mikko H. Lipasti  
Editorial: McGraw-Hill  
Año 2005

## 8. Sistemas y criterios de evaluación.

### 8.1. Sistemas de evaluación:

- Examen de teoría/problemas
- Seguimiento Individual del Estudiante

### 8.2. Criterios de evaluación y calificación:

La evaluación del alumno se realizará:

1º Para la evaluación de los contenidos desarrollados en las sesiones de teoría y de problemas, se realizará un examen final. El examen constará de dos partes: Una primera parte tipo test con 40 preguntas de cuatro opciones, con una única respuesta correcta (pregunta contestada correctamente: +0,1; pregunta mal contestada: -0.05); y una segunda parte de problemas con una puntuación máxima de 6 puntos. El peso de dicho examen en la nota final será de un 60% (6 puntos). Para superar la asignatura es imprescindible superar al menos un 33% en dicho examen (2 puntos).

2º Se realizará un control de asistencia tanto a las sesiones de prácticas de laboratorios como a las clases teóricas. Se realizará un seguimiento individual de cada alumno, donde se valorará la participación y comprensión de la asignatura.

3º La evaluación de los contenidos desarrollados en las sesiones de prácticas de laboratorio se realizará mediante evaluación continua así como mediante la entrega de un informe con las conclusiones y conocimientos adquiridos durante dichas prácticas. Esta parte será evaluable hasta una máximo de un 20% de la nota final de la asignatura.

La nota final se obtendrá haciendo la media ponderada de las distintas notas obtenidas:

$NOTA\ FINAL = 0.2 \times (NOTA\ ASISTENCIA\ Y\ PARTICIPACIÓN\ EN\ CLASE) + 0.2 \times (NOTA\ PRÁCTICAS\ DE\ LABORATORIO) + 0.6 \times (NOTA\ EXÁMEN\ TEÓRICO)$

**9. Organización docente semanal orientativa:**

	Semanas	Grupos Grandes	Grupos Reducidos Aula Estándar	Grupos Reducidos Aula de Informática	Grupos Reducidos Laboratorio	Grupos Reducidos prácticas de campo	Pruebas y/o actividades evaluables	Contenido desarrollado
#1	2.76	0	0	0	0			TEMA 1: Introducción a las arquitecturas paralelas y altas prestaciones
#2	2.76	0	0	0	0			TEMA 1: Introducción a las arquitecturas paralelas y altas prestaciones
#3	2.76	0	0	1.5	0	Práctica 1_I: Cluster HP		TEMA 1: Introducción a las arquitecturas paralelas y altas prestaciones
#4	2.76	0	0	1.5	0	Práctica 1_II: Cluster HP		TEMA 2: Programación Paralela
#5	2.76	0	0	1.5	0	Práctica 1_III: Cluster HP		TEMA 2: Programación Paralela
#6	2.76	0	0	1.5	0	Práctica 2_I: Presentacion Herramienta		TEMA 3: Multiprocesadores
#7	2.76	0	0	1.5	0	Práctica 2_II: Instalación de núcleo		TEMA 3: Multiprocesadores
#8	2.76	0	0	1.5	0	Práctica 2_III: Instalación de Herramienta		TEMA 3: Multiprocesadores
#9	2.76	0	0	1.5	0	Práctica 2_VI: Cálculo de Prestaciones		TEMA 3: Multiprocesadores
#10	2.76	0	0	1.5	0	Práctica 2_V: Pruebas Cluster HP		TEMA 4: Sistemas de Comunicación de altas prestaciones
#11	2.76	0	0	1.5	0	Práctica 3_I: Presentación Herramienta Cluster HA		TEMA 4: Sistemas de Comunicación de altas prestaciones
#12	2.76	0	0	1.5	0	Práctica 3_II: Instalación y Configuración		TEMA 5: Multicomputadores
#13	2.76	0	0	1.5	0	Práctica 3_III: Cálculo de prestaciones Cluster HA		TEMA 6: Almacenamiento en Red
#14	2.76	0	0	1.5	0	Práctica 3_IV: Pruebas Cluster HA		TEMA 6: Almacenamiento en Red
#15	2.76	0	0	0.6	0	Práctica 3_V: Pruebas Cluster HA		TEMA 7: Computación en Grid
	41.4	0	0	18.6	0			